



**MINISTÉRIO DA EDUCAÇÃO
FUNDAÇÃO UNIVERSIDADE FEDERAL DO ABC
REITORIA**

EDITAL Nº 124, DE 03 DE SETEMBRO DE 2013

**ABERTURA DE CONCURSO PÚBLICO PARA PROVIMENTO DE CARGO EFETIVO
DE PROFESSOR ADJUNTO A – NÍVEL I, DA CARREIRA DO MAGISTÉRIO SUPERIOR**

O Reitor em Exercício da Fundação Universidade Federal do ABC (UFABC), no uso de suas atribuições legais torna público, nos termos da Base Legal indicada, o Edital de abertura de inscrição, destinado a selecionar candidatos por meio de concurso público para o cargo de Professor do Magistério Superior nas condições e características a seguir:

Classe: Adjunto A - Nível 1 / Regime de Trabalho: Tempo Integral (40h semanais) e Dedicção Exclusiva / Taxa de Inscrição: 201,00 / Período de Inscrição: 05/09/13 a 05/11/13 / Base Legal: Leis nºs 7.596/1987, 8.112/1990, 9.394/1996, 11.784/2008 e 12.772/2012, a Medida Provisória nº 614/2013, os Decretos nºs 3.298/1999 e 6.944/2009 e as Portarias nºs 450/2002, 124/2010 e 440/2011 do MPOG. / Vaga: 01 (uma).

Remuneração:

Vencimento Básico	3.594,57
Retribuição por Titulação (doutor)	4.455,20
Remuneração Inicial (doutor)	8.049,77

ÁREA: Ciência da Computação / **SUBÁREA:** Circuitos e Sistemas Digitais

CONTEÚDO PROGRAMÁTICO DA PROVA ESCRITA E DIDÁTICA:

1. Estruturas de dados: pilhas, filas e árvores binárias. 2. Algoritmos de ordenação e busca. 3. Análise e Síntese de Circuitos Combinacionais e Sequenciais. 4. Conversão Digital/Analógico e Analógico/Digital. 5. Aritmética Digital e Projeto de Unidade Lógico-Aritmética. 6. Máquinas de Estados Finitos e Reconhedores de Sequência. 7. Dispositivos Programáveis Complexos e FPGAs. 8. Projeto de Datapath e Unidade de Controle. 9. Máquina de Estado Algorítmica e Projeto de Circuitos Sequenciais. 10. HDLs e VHDL. 11. Memórias RAMs e Cache. 12. Transistores CMOS e Circuitos Integrados.

BIBLIOGRAFIA RECOMENDADA:

Cormen, T. H.; Leiserson, C. E.; Rivest, R.L.; Stein, C.; Algoritmos: Teoria e Prática. Editora Campus RJ, Tradução da 3ª edição americana, 2012.
Logic and Computer Design Fundamentals. Mano, M. M. & Kime, C. R. Prentice Hall. Sistemas Digitais - Princípios e Aplicações. Tocci, R. J.; Widmer, N. S. & Moss, G. L. Pearson.
Sistemas Digitais - Projeto, Otimização e HDLs. Vahid, F. Bookman.
Sistemas Digitais - Fundamentos e Aplicações. Floyd, T. L. Bookman.
Eletrônica Digital. Bignell, J. Cengage.

ÁREA: Ciência da Computação / **SUBÁREA:** Redes de Computadores

CONTEÚDO PROGRAMÁTICO DA PROVA ESCRITA E DIDÁTICA:

1. Estruturas de dados: pilhas, filas e árvores binárias. 2. Algoritmos de ordenação e busca. 3. Algoritmos em grafos: caminho mínimo, fluxo máximo. 4. Internet e TCP/IP. 5. Roteamento. 6. Controle de congestionamento. 7. Redes móveis e sem fio. 8. Avaliação de desempenho de redes. 9. Redes multimídia (voz e vídeo). 10. Segurança de redes. 11. Gerenciamento de redes. 12. Tecnologias para a Internet do Futuro. 13. Virtualização de Redes e Redes definidas por software (SDN).

BIBLIOGRAFIA RECOMENDADA:

Cormen, T. H.; Leiserson, C. E.; Rivest, R.L.; Stein, C.; Algoritmos: Teoria e Prática. Editora Campus RJ, Tradução da 3ª edição americana, 2012.
Tanenbaum, A. S. "Redes de Computadores", Pearson, 5a Ed., 2011.
Kurose, J. F.; Ross, K. W. "Redes de Computadores e a Internet", Addison Wesley, 5a Ed., 2010.
Mosharaf, N.M., Chowdhury, K., Boutaba, R., "A survey of network virtualization", Computer Networks, 54(5),

páginas 862-876, abril 2010.

Pan, J., Paul, S., Jain, R., "A Survey of the Research on Future Internet Architectures", IEEE Communications Magazine, 49(7), páginas 26-36, Julho 2011.

Open Networking Forum, "Software-Defined Networking: The New Norm for Networks", ONF White Paper, Abril 2012.

Guedes, D., Vieira, L., Vieira, M., Rodrigues, H., Nunes, R., "Redes Definidas por Software: uma abordagem sistêmica para o desenvolvimento de pesquisas em Redes de Computadores", Minicurso do SBRC 2012, Maio de 2012.

CONDIÇÕES GERAIS:

1. A solicitação de inscrição deverá atender ao Edital de Condições Gerais.
2. O prazo de validade do concurso será de 01 (um) ano a partir da data de publicação do Edital de Homologação do Resultado Final do Concurso, podendo ser prorrogado por igual período.
3. As provas deverão ocorrer em até 6 (seis) meses, a contar da publicação do Edital de Homologação das Inscrições.
4. É parte integrante do presente, o Edital de Condições Gerais e retificações, que o candidato, ao se inscrever para o concurso, declara ter conhecimento.

KLAUS WERNER CAPELLE
Reitor em Exercício